

Dw

Please Direct All Correspondence to Customer Number **59,747****TRANSMITTAL LETTER
CLAIM OF PRIORITY**

Applicant : Lin et al.
App. No : 10/815,905
Filed : March 31, 2004
For : INTERFEROMETRIC MODULATION
PIXELS AND MANUFACTURING
METHOD THEREOF
Examiner : Not Yet Assigned
Art Unit : 2871

CERTIFICATE OF MAILING

I hereby certify that this correspondence and all marked attachments are being deposited with the United States Postal Service as first-class mail in an envelope addressed to: Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450, on

June 8, 2006
(Date)

Mark M. Abumeri
Mark M. Abumeri, Reg. No. 43,458

Commissioner for Patents
P.O. Box 1450
Alexandria, VA 22313-1450

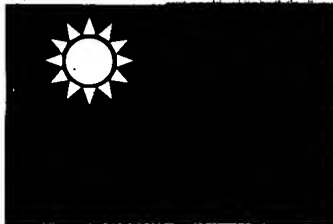
Dear Sir:

Enclosed for filing in the above-identified application are:

- (X) Certified Copy of Priority Document for Chinese Application No. 092124388, filed September 3, 2003.
- (X) The Commissioner is hereby authorized to charge any fees which may be required, or credit any overpayment, to Account No. 11-1410.
- (X) Return prepaid postcard.

Mark M. Abumeri
Registration No. 43,458
Attorney of Record
Customer No. 59,747
(619) 235-8550

2584451
050806



中華民國經濟部智慧財產局

INTELLECTUAL PROPERTY OFFICE
MINISTRY OF ECONOMIC AFFAIRS
REPUBLIC OF CHINA

茲證明所附文件，係本局存檔中原申請案的副本，正確無訛，
其申請資料如下：

This is to certify that annexed is a true copy from the records of this
office of the application as originally filed which is identified hereunder

申請日：西元 2003 年 09 月 03 日
Application Date

申請案號：092124388
Application No.

申請人：元太科技工業股份有限公司
Applicant(s)

局 長

Director General

蔡 練 生

發文日期：西元 2004 年 5 月 7 日
Issue Date

發文字號：09320409100
Serial No.

CERTIFIED COPY OF
PRIORITY DOCUMENT

發明專利說明書

(本說明書格式、順序及粗體字，請勿任意更動，※記號部分請勿填寫)

※ 申請案號：

※ 申請日期：

※IPC 分類：

壹、發明名稱：(中文/英文)

干涉調節顯示元件與其製造方法

Display Unit Using Interferometric Modulation And Manufacturing Method
Thereof

貳、申請人：(共 1 人)

姓名或名稱：(中文/英文)

元太科技工業股份有限公司

PRIME VIEW INTERNATIONAL CO., LTD.

代表人：(中文/英文) 何壽川 HO, Show-Chung

住居所或營業所地址：(中文/英文)

新竹科學工業園區力行一路 3 號

No. 3, Li Shin 1st Rd., Science-Based Industrial Park, Hsinchu, Taiwan,
R.O.C.

國 籍：(中文/英文) 中華民國 R.O.C.

參、發明人：(共 2 人)

姓 名：(中文/英文)

1. 林文堅 LIN, Wen-Jian

2. 蔡熊光 TSAI, Hsiung-Kuang

住居所地址：(中文/英文)

1. 新竹市竹村三路 34 號 2 樓

2F, No. 34, Chu Tsun 3th Rd., Hsinchu City

2. 台北市南港區研究院路二段 37 巷 2 號

No. 2, Lane 37, Sec. 2, Yen Chiu Yuan Rd., Taipei City

國 籍：(中文/英文)

1. 中華民國 R.O.C.

2. 中華民國 R.O.C.

肆、聲明事項：

☐ 本案係符合專利法第二十條第一項☐第一款但書或☐第二款但書規定之期間，其日期為： 年 月 日。

◎本案申請前已向下列國家（地區）申請專利 ☐ 主張國際優先權：

【格式請依：受理國家（地區）；申請日；申請案號數 順序註記】

1.

2.

3.

4.

5.

☐ 主張國內優先權（專利法第二十五條之一）：

【格式請依：申請日；申請案號數 順序註記】

1.

2.

☐ 主張專利法第二十六條微生物：

☐ 國內微生物 【格式請依：寄存機構；日期；號碼 順序註記】

☐ 國外微生物 【格式請依：寄存國名；機構；日期；號碼 順序註記】

☐ 熟習該項技術者易於獲得，不須寄存。

伍、中文發明摘要

在干涉調節顯示元件之下電極面向腔室之表面上覆蓋一層斥水層，使表面親水之絕緣層無法再吸附空氣中的水分子。因此，上下電極間的距離就不會因為吸附水氣而塌陷。

陸、英文發明摘要

A hydrophobic layer covers the surface facing the cavity of the bottom electrode of the display unit using interferometric modulation. Therefore, the hydrophobic layer can protect the hydrophilic surface of the bottom electrode for preventing the absorption of water molecules. Hence, the top electrode does not fall on the bottom electrode.

柒、(一)、本案指定代表圖為：第 2D 圖

(二)、本代表圖之元件代表符號簡單說明：

200：透明基板

205：第一透明導電層

210：光吸收層

215：絕緣層

235：支撐物

245：第二導電層

250：斥水層

捌、本案若有化學式時，請揭示最能顯示發明特徵的化學式：

玖、發明說明

【發明所屬之技術領域】

本發明是有關於一種平面顯示元件與其製造方法，且特別是有關於一種干涉調節顯示元件與其製造方法。

【先前技術】

平面顯示器由於具有體積小、重量輕的特性，在可攜式顯示設備，以及小空間應用的顯示器市場中極具優勢。現今的平面顯示器除液晶顯示器 (Liquid Crystal Display ; LCD)、有機電激發光二極體 (Organic Electro-Luminescent Display ; OLED) 和電漿顯示器 (Plasma Display Panel ; PDP) 等等之外，一種利用光反射式的干涉調節平面顯示模式已被提出。

此一由光反射式干涉調節之可變色畫素單元陣列所形成的顯示器之特色在本質上具有低電力耗能、快速應答 (Response Time) 及雙穩態 (Bi-Stable) 特性，將可應用於顯示器之面板，特別是在可攜式 (Portable) 產品之應用，例如行動電話 (Mobile Phone)、個人數位助理 (PDA)、可攜式電腦 (Portable Computer) 等等。

在美國第 5,835,255 號專利中揭露了一種可見光的調整元件陣列 (Visible Spectrum Modulation Arrays)，其構成單元即為一種可變色畫素單元，可應用來作為平面顯示器

之用。請參見第 1A 圖，第 1A 圖係繪示習知可變色畫素單元的剖面結構示意圖。在透明基板 110 上之每一個可變色畫素單元 100 包含下電極 102 及上電極 104，下電極 102 與上電極 104 之間係由支撐物 106 所支撐而形成一腔室 (Cavity) 108。下電極 102 與上電極 104 間的距離，也就是腔室 108 的長度為 D ，腔室 108 之長度 D 一般會小於 $1\ \mu\text{m}$ 。下電極 102 係為一光入射電極，具有光吸收率，可吸收部分可見光。上電極 104 則係為一光反射電極，利用電壓驅動可以使其產生形變。

通常利用白光作為此可變色畫素單元 100 的入射光源，白光係包含可見光頻譜範圍中各種不同波長 (Wave Length，以 λ 表示) 的光線所混成。當入射光穿過下電極 102 而進入腔室 108 中時，僅有符合公式 1.1 中波長限制的入射光會在腔室 108 中產生建設性干涉而被反射輸出，其中 N 為自然數。換句話說，

$$2D = N\lambda_1 \quad (1.1)$$

當腔室 108 的兩倍長度 $2D$ 滿足入射光波長 λ_1 之整數倍時，即可使此入射光波長 λ_1 在此腔室 108 中產生建設性干涉，而輸出該波長 λ_1 之反射光。此時，觀察者的眼睛順著入射光入射下電極 102 的方向觀察，可以看到波長為 λ_1 的反射光，因此，對可變色畫素單元 100 而言係處於「開」的狀態，即為一亮態狀態。

第 1B 圖係繪示第 1A 圖中之可變色畫素單元 100 在加上電壓後的剖面示意圖。請參照第 1B 圖，在電壓的驅動下，上電極 104 會因為靜電吸引力而產生形變，向下電極 102 的方向塌下。

此時，下電極 102 與上電極 104 間的距離，也就是腔室 108 的長度為 d ，此 d 可以等於零。也就是說，公式 1.1 中的 D 將以 d 置換，入射光中所有光線的波長中，僅有符合公式 1.1 的波長 (λ_2) 可以在腔室 108 中產生建設性干涉，經由上電極 104 的反射穿透下電極 102 而輸出。在此可變色畫素單元 100 中，下電極 102 被設計成對波長為 λ_2 的光具有較高的光吸收率，因此入射光中的所有光線均被濾除，對順著入射光入射下電極 102 的方向觀察之觀察者而言，將不會看到任何的光線被反射出來。因此，此時對可變色畫素單元 100 而言係處於「關」的狀態，即為一暗態狀態。

如上所述，在電壓的驅動下，上電極 104 會因為靜電吸引力而產生形變，向下電極 102 的方向塌下，使得此可變色畫素單元 100 由「開」的狀態切換為「關」的狀態。而當可變色畫素單元 100 要由「關」的狀態切換為「開」的狀態時，則必須先移除用以驅動上電極 104 形變的電壓。接著，依靠自己本身的形變恢復力，失去靜電吸引力作用的上電極 104 會恢復成如第 1A 圖之原始的狀態，使此可變色畫素單元 100 呈現一「開」的狀態。

由上述可知，此可變色畫素單元 100 結合了光學薄膜

干涉原理、反射板製程及微機電系統架構製程所整合而成。在微機電系統架構中，腔室 108 是經由蝕刻位於上電極 104 與下電極 102 之間的犧牲層而形成的。在犧牲層被蝕刻移除之後，空氣中的水分子非常容易吸附在腔室 108 之中，在兩電極之間產生不必要的靜電吸引力。當此可變色畫素單元 100 要呈現一「開」的狀態時，卻會因為水分子的靜電吸引力，讓兩電極相互吸附而靠在一起，使得此可變色畫素單元 100 反而呈現一「關」的狀態。如何避免腔室 108 吸附水氣而產生不必要的靜電吸引力成為一個重要的課題。

【發明內容】

因此本發明的目的就是在提供一種干涉調節顯示元件及其製造方法，在干涉調節顯示元件之下電極的光學薄膜之上形成一層斥水層，以保護干涉調節顯示元件之下電極的表面不會吸附水氣。

本發明的另一目的是在提供一種干涉調節顯示元件及其製造方法，在干涉調節顯示元件之下電極的光學薄膜之上形成一層斥水層，使干涉調節顯示元件之上下電極間的距離不會因為吸附水氣而塌陷。

本發明的又一目的是在提供一種干涉調節顯示元件及其製造方法，用以提高反射式干涉調節顯示面板的顯示品質。

根據本發明之上述目的，提出一種干涉調節顯示元件之製造方法，此製造方法至少包含下列步驟。在透明基板之上依序形成第一透明導電層、光吸收層、絕緣層與犧牲層。然後在犧牲層、絕緣層、光吸收層與第一透明導電層之中形成至少二道直條狀之第一開口，定義出下電極，其中下電極是由第一透明導電層、光吸收層與絕緣層所堆疊而成。接著，在透明基板上塗佈一層感光材料，讓其填滿上述之第一開口並覆蓋在犧牲層之上，再圖案化此感光材料，以使其於第一開口中形成支撐物。然後在犧牲層與支撐物上形成第二導電層，再於其中形成至少兩道直條狀之第二開口，以定義出至少一道上電極，其中該上電極係由定義後之該第二導電層所組成，且上述之第二開口的延伸方向與上述之第一開口的延伸方向為互相垂直。接著，移除上述之犧牲層，再於犧牲層之上形成一層斥水層。

根據本發明之上述目的，提出另一種反射式干涉調節顯示元件之製造方法，此製造方法至少包含下列步驟。在透明基板之上依序形成第一透明導電層、光吸收層、絕緣層、斥水層與犧牲層。然後在犧牲層、斥水層、絕緣層、光吸收層與第一透明導電層之中形成至少二道直條狀之第一開口，定義出下電極，其中下電極是由第一透明導電層、光吸收層、絕緣層與斥水層所堆疊而成。接著，在透明基板上塗佈一層感光材料，讓其填滿上述之第一開口並覆蓋在犧牲層之上，再圖案化此感光材料，以使其於第一開口中形成支撐物。然後在犧牲層與支撐物上形成第二導

電層，再於其中形成至少兩道直條狀之第二開口，以定義出至少一道上電極，其中該上電極係由定義後之第二導電層所組成，且上述之第二開口的延伸方向與上述之第一開口的延伸方向為互相垂直。接著，移除上述之犧牲層，其中上述之斥水層保護絕緣層於移除時不受損傷。

根據本發明之上述目的，提出一種干涉調節顯示元件，此顯示元件至少包含下電極、上電極、支撐物與斥水層。上述之上電極與下電極平行排列，支撐物則位於下電極與上電極之間以形成可供入射光進行干涉之腔室，斥水層則覆蓋在下電極面向腔室之表面上。上述之斥水層用以保護下電極的表面，使其不會吸附水氣而使上電極塌陷至下電極處。

依照本發明一較佳實施例，上述之斥水層的材質較佳為矽烷類化合物，例如可為六甲基雙矽烷。

本發明在下電極之表面覆蓋上一層斥水層，使表面親水之絕緣層無法再吸附空氣中的水分子。因此，上下電極間的距離就不會因為吸附水氣而塌陷，以提供高品質的影像顯示。

【實施方式】

習知干涉調節顯示元件的下電極係由透明導電層、光吸收層及含矽之無機絕緣層所堆疊組合而成，其中含矽之無機絕緣層的材料一般常為氧化矽或氮化矽，所以其表面

為親水性。在犧牲層藉由結構釋放蝕刻移除之後，由無機絕緣層至上電極間的距離即為光干涉式顯示單元的腔室長度。又，干涉調節顯示元件中兩電極間的距離通常均在微米等級，甚至更小。因此空氣中之水分子極易吸附與聚集在上、下電極之間，在兩電極之間產生不必要的靜電吸引力，使可變色畫素單元一直處於「關」的狀態，造成顯示影像缺陷。

因此，在干涉調節顯示元件的製造過程中，為了解決習知中移除犧牲層時，亦對下電極之光學薄膜造成損傷之問題，本發明提供一種干涉調節顯示元件及其製造方法。在本發明之較佳實施例中，在下電極之無機絕緣層表面覆蓋上一層斥水層(hydrophobic layer)，以保護無機絕緣層之表面使其不會吸附水氣，以解決此問題。

實施例一

請參照第 2A - 2D 圖，其係繪示依照本發明一較佳實施例之一種干涉調節顯示元件的製造流程剖面圖。在第 2A 圖中，在透明基板 200 之上依序形成第一透明導電層 205、光吸收層 210、絕緣層 215 與犧牲層 220。

上述之第一透明導電層 205 的材料例如可為氧化銦錫 (Indium Tin Oxide ; ITO)、氧化銦鋅 (Indium Zinc Oxide ; IZO)、氧化鋅或氧化銦，光吸收層 210 的材質例如可為金屬，如鋁、銀或鉻等等。絕緣層 215 的材質例如可為氧化矽或氮化矽，犧牲層 220 的材質例如可為金屬、

非晶矽(amorphous silicon)或多晶矽(polysilicon)。

在第 2B 圖中，在犧牲層 220、絕緣層 215、光吸收層 210 與第一透明導電層 205 之中形成至少二道直條狀之第一開口 225，定義出下電極所在位置，即兩道第一開口 225 之間。接著，塗佈一層感光材料 230 於犧牲層 220 之上與第一開口 225 之中。上述之第一開口 225 之走向為垂直紙面，其形成方法例如可為微影蝕刻法。下電極則由定義後之第一透明導電層 205、光吸收層 210 與絕緣層 215 所堆疊而成。其中上述之感光材料 230 例如可為正光阻、負光阻或各種感光聚合物，如聚亞醯胺(polyimide)、壓克力樹脂或環氧樹脂。

在第 2C 圖中，利用曝光顯影之方法，讓位於第一開口 225 之中的感光材料 230 進行化學反應以於第一開口 225 之中形成支撐物 235。然後在犧牲層 220 與支撐物 235 之上形成第二導電層 245，然後在第二導電層 245 之中形成至少兩道直條狀之第二開口(圖上未繪出)，以定義出至少一個上電極，即兩道第二開口之間。上述之第二開口的形成方法例如可為微影蝕刻法，而其延伸方向與上述之第一開口的延伸方向為互相垂直，亦即平行於紙面。上電極一般為可以藉由形變而上下移動之反射電極，其係由第二導電層 245 所組成。上述之第二導電層 245 的材質可為金屬，必須要能反射自透明基板 200 下方入射之光線。

在第 2D 圖中，利用結構釋放製程(release etching process)移除犧牲層 220，其可用之移除方法例如可為遠

端電漿蝕刻法。遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物為含有氟基或是氯基的蝕刻劑，如二氟化氬、四氟化碳、三氯化硼、三氯化氮、六氟化硫或其任意組合。

然後在環境中沒有水氣或不破真空的情況下，緊接著在絕緣層 215 之表面形成一層斥水層 250。斥水層 250 的形成方法例如，可在機台的反應室中通入斥水性之有機化合物的氣體，讓絕緣層 215 之表面吸附一層斥水性之有機化合物。然而，此有機化合物必須含有可和絕緣層 215 之氧原子或氮原子形成氫鍵之氫原子，以將絕緣層 215 之氧化矽或氮化矽表面的氧原子或氮原子的孤對電子 (lone pair) 佔據住，使其不會再和水分子產生氫鍵而吸附一堆水氣。這類有機化合物例如可為矽烷類或矽烷醇類 (silanol; R_3SiOH) 之化合物，其中矽烷類化合物例如可為六甲基雙矽烷 (hexamethyl disilane)，而矽烷醇類化合物例如可為三甲基甲矽烷醇。

實施例二

請參照第 3A - 3D 圖，其係繪示依照本發明另一較佳實施例之一種干涉調節顯示元件的製造流程剖面圖。在第 3A 圖中，在透明基板 300 之上依序形成第一透明導電層 305、光吸收層 310、絕緣層 315、斥水層 320 與犧牲層 325。

上述之第一透明導電層 305 的材料例如可為氧化銦錫 (Indium Tin Oxide; ITO)、氧化銦鋅 (Indium Zinc

Oxide; IZO)、氧化鋅或氧化銦，光吸收層 310 的材質例如可為金屬，如鋁、銀或鉻等等。絕緣層 315 的材質例如可為氧化矽或氮化矽，犧牲層 325 的材質例如可為金屬、非晶矽(amorphous silicon)或多晶矽(polysilicon)。斥水層 320 之材質例如可為斥水性之有機樹脂。

在第 3B 圖中，在犧牲層 325、斥水層 320、絕緣層 315、光吸收層 310 與第一透明導電層 305 之中形成至少二道直條狀之第一開口 330，定義出下電極所在位置，即兩道第一開口 330 之間。接著，塗佈一層感光材料 335 於犧牲層 325 之上與第一開口 330 之中。上述之第一開口 330 之走向為垂直紙面，其形成方法例如可為微影蝕刻法。下電極則由定義後之第一透明導電層 305、光吸收層 310 與絕緣層 315 所堆疊而成。其中上述之感光材料 335 例如可為正光阻、負光阻或各種感光聚合物，如聚亞醞胺(polyimide)、壓克力樹脂或環氧樹脂。

在第 3C 圖中，利用曝光顯影之方法，讓位於第一開口 330 之中的感光材料 335 進行化學反應以於第一開口 330 之中形成支撐物 340。然後在犧牲層 325 與支撐物 340 之上形成第二導電層 345，然後在第二導電層 345 之中形成至少兩道直條狀之第二開口(圖上未繪出)，以定義出至少一個上電極，即位於兩道第二開口之間。上述之第二開口的形成方法例如可為微影蝕刻法，而其延伸方向與上述之第一開口的延伸方向為互相垂直，亦即平行於紙面。上電極一般為可以藉由形變而上下移動之反射電極，其係由

第二導電層 345 所組成。上述之第二導電層 345 的材質可為金屬，必須要能反射自透明基板 200 下方入射之光線。

在第 3D 圖中，利用結構釋放製程³⁰移除犧牲層 325，其可用之移除方法例如可為遠端電漿蝕刻法。遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物為含有氟基或是氯基的蝕刻劑，如二氟化氫、四氟化碳、三氯化硼、三氯化氮、六氟化硫或其任意組合。

由上述本發明較佳實施例可知，本發明讓下電極之絕緣層的表面覆蓋上一層斥水層，使表面親水之絕緣層無法再吸附空氣中的水分子。因此，上下電極間的距離就不會因為吸附水氣而塌陷，以提供高品質的影像顯示。

雖然本發明已以一較佳實施例揭露如上，然其並非用以限定本發明，任何熟習此技藝者，在不脫離本發明之精神和範圍內，當可作各種之更動與潤飾，因此本發明之保護範圍當視後附之申請專利範圍所界定者為準。

【圖式簡單說明】

為讓本發明之上述和其他目的、特徵、和優點能更明顯易懂，下文特舉一較佳實施例，並配合所附圖式，作詳細說明如下：

第 1A 圖係繪示習知可變色畫素單元的剖面結構示意圖。

第 1B 圖係繪示第 1A 圖中之可變色畫素單元 100 在加上電壓後的剖面示意圖。

第 2A - 2D 圖係繪示依照本發明一較佳實施例之一種干涉調節顯示元件的製造流程剖面圖。

第 3A - 3D 圖係繪示依照本發明另一較佳實施例之一種干涉調節顯示元件的製造流程剖面圖。

【元件代表符號簡單說明】

100：可變色畫素單元

102：下電極

104：上電極

106：支撐物

108：腔室

110：透明基板

200、300：透明基板

205、305：第一透明導電層

210、310：光吸收層

215、315：絕緣層

220、325：犧牲層

225、330：第一開口

230、335：感光材料

235、340：支撐物

245、345：第二導電層

250、320：斥水層

拾、申請專利範圍

1. 一種干涉調節顯示元件之製造方法，該製造方法至少包含：

形成一第一透明導電層於一透明基板之上；

形成一光吸收層於該透明導電層之上；

形成一絕緣層於該光吸收層之上；

形成一犧牲層於該絕緣層之上；

形成至少直條狀之二第一開口於該犧牲層、該絕緣層、該光吸收層與該第一透明導電層之中，以定義出至少一第一電極，該第一電極由定義後之該第一透明導電層、該光吸收層與該絕緣層所堆疊而成；

塗佈一感光材料於該透明基板上，使該感光材料填滿該些第一開口並覆蓋該犧牲層；

圖案化該感光材料，以使該感光材料於該些第一開口中形成支撐物；

形成一第二導電層於該犧牲層與該支撐物上；

形成至少直條狀之二第二開口於該第二導電層之中，以定義出至少一第二電極，其中該第二電極係由定義後之該第二導電層所組成，且該些第二開口的延伸方向與該些第一開口的延伸方向為互相垂直；

移除該犧牲層；以及

形成一斥水層於該絕緣層之上。

2. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中該第一透明導電層之材質包含氧化銦錫、氧化銦鋅、氧化鋅或氧化銦。

3. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中該光吸收層包含金屬層。

4. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中該絕緣層包含氧化矽或氮化矽。

5. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中該犧牲層之材質包含金屬、多晶矽或非晶矽。

6. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中形成該些第一開口與第二開口的方法包含微影蝕刻法。

7. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中該感光材料包含光阻或感光聚合物。

8. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中圖案化該感光材料的方法包含曝光顯影法。

9. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中該第二導電層的材料包含金屬。

10. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中移除該犧牲層的方法包含遠端電漿蝕刻法。

11. 如申請專利範圍第 10 項所述之干涉調節顯示元件之製造方法，其中該遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物為含有氟基或是氯基的蝕刻劑。

12. 如申請專利範圍第 10 項所述之干涉調節顯示元件之製造方法，其中該遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物係選自於由二氟化氫、四氟化碳、三氯化硼、三氟化氮、六氟化硫或其任意組合所組成之族群。

13. 如申請專利範圍第 1 項所述之干涉調節顯示元件之製造方法，其中形成該斥水層之方法包含讓該絕緣層吸附一層斥水性之有機化合物。

14. 如申請專利範圍第 13 項所述之干涉調節顯示元件之製造方法，其中該有機化合物具有可和氧原子或氮原子形成氫鍵之氮原子。

15. 如申請專利範圍第 14 項所述之干涉調節顯示元件之製造方法，其中該有機化合物包含矽烷類化合物或矽烷醇類化合物。。

16. 如申請專利範圍第 15 項所述之干涉調節顯示元件之製造方法，其中該矽烷類化合物包含六甲基雙矽烷。

17. 如申請專利範圍第 15 項所述之干涉調節顯示元件之製造方法，其中該矽烷醇類化合物包含三甲基甲矽烷醇。

18. 一種干涉調節顯示元件之製造方法，該製造方法至少包含：

形成一第一電極層於一透明基板之上，其中該第一電極層之最上層為一絕緣層；

形成一犧牲層於該保護層之上；

形成至少直條狀之二第一開口於該犧牲層與該第一電極層之中，以定義出至少一第一電極，該第一電極由定義後之該第一電極層所組成；

塗佈一感光材料於該透明基板上，使該感光材料填滿該些第一開口並覆蓋該犧牲層；

圖案化該感光材料，以使該感光材料於該些第一開口中形成支撐物；

形成一第二電極層於該犧牲層與該支撐物上；

形成至少直條狀之二第二開口於該第二電極層之中，以定義出至少一第二電極，且該些第二開口的延伸方向與該些第一開口的延伸方向為互相垂直；

移除該犧牲層；以及

形成一介水層於該絕緣層之上。

19. 如申請專利範圍第 18 項所述之干涉調節顯示元件之製造方法，其中該絕緣層包含氧化矽或氮化矽。

20. 如申請專利範圍第 18 項所述之干涉調節顯示元件之製造方法，其中該犧牲層之材質包含金屬、多晶矽或非晶矽。

21. 如申請專利範圍第 18 項所述之干涉調節顯示元件之製造方法，其中形成該些第一開口與第二開口的方法包含微影蝕刻法。

22. 如申請專利範圍第 18 項所述之干涉調節顯示元件之製造方法，其中該感光材料包含光阻或感光聚合物。

23. 如申請專利範圍第 18 項所述之干涉調節顯示元件之製造方法，其中圖案化該感光材料的方法包含曝光顯影法。

24. 如申請專利範圍第 18 項所述之干涉調節顯示元件之製造方法，其中移除該犧牲層的方法包含遠端電漿蝕刻法。

25. 如申請專利範圍第 24 項所述之干涉調節顯示元件之製造方法，其中該遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物為含有氟基或是氯基的蝕刻劑。

26. 如申請專利範圍第 24 項所述之干涉調節顯示元件之製造方法，其中該遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物係選自於由二氟化氫、四氟化碳、三氯化硼、三氯化氮、六氟化硫或其任意組合所組成之族群。

27. 如申請專利範圍第 18 項所述之干涉調節顯示元件之製造方法，其中形成該斥水層之方法包含讓該絕緣層吸附一層斥水性之有機化合物。

28. 如申請專利範圍第 27 項所述之干涉調節顯示元件之製造方法，其中該有機化合物具有可和氧原子或氮原子形成氫鍵之氫原子。

29. 如申請專利範圍第 27 項所述之干涉調節顯示元件之製造方法，其中該有機化合物包含矽烷類化合物或矽

烷醇類化合物。

30. 如申請專利範圍第 29 項所述之干涉調節顯示元件之製造方法，其中該矽烷類化合物包含六甲基雙矽烷。

31. 如申請專利範圍第 29 項所述之干涉調節顯示元件之製造方法，其中該矽烷醇類化合物包含三甲基甲矽烷醇。

32. 一種反射式干涉調節顯示元件之製造方法，該製造方法至少包含：

形成一第一透明導電層於一透明基板之上；

形成一光吸收層於該透明導電層之上；

形成一絕緣層於該光吸收層之上；

形成一斥水層於該絕緣層之上；

形成一犧牲層於該斥水層之上；

形成至少直條狀之二第一開口於該犧牲層、該斥水層、該絕緣層、該光吸收層與該第一透明導電層之中，以定義出至少一第一電極，該第一電極由定義後之該第一透明導電層、該光吸收層、該絕緣層與該斥水層所堆疊而成；

塗佈一感光材料於該透明基板上，使該感光材料填滿該些第一開口並覆蓋該犧牲層；

圖案化該感光材料，以使該感光材料於該些第一開口中形成支撐物；

形成一第二導電層於該犧牲層與該支撐物上；

形成至少直條狀之二第二開口於該第二導電層之中，以定義出至少一第二電極，其中該第二電極係由定義後之該第二導電層所組成，且該些第二開口的延伸方向與該些第一開口的延伸方向為互相垂直；以及

移除該犧牲層，其中該斥水層保護該絕緣層於移除該犧牲層時不受損傷。

33. 如申請專利範圍第 32 項所述之反射式干涉調節顯示元件之製造方法，其中該第一透明導電層之材質包含氧化銦錫、氧化銦鋅、氧化鋅或氧化銦。

34. 如申請專利範圍第 32 項所述之反射式干涉調節顯示元件之製造方法，其中該光吸收層包含金屬層。

35. 如申請專利範圍第 32 項所述之反射式干涉調節顯示元件之製造方法，其中該絕緣層包含氧化矽或氮化矽。

36. 如申請專利範圍第 32 項所述之反射式干涉調節顯示元件之製造方法，其中該斥水層的材質包含斥水性樹脂。

37. 如申請專利範圍第 32 項所述之反射式干涉調節顯

示元件之製造方法，其中該犧牲層之材質包含金屬、多晶矽或非晶矽。

38. 如申請專利範圍第 32 項所述之反射式干涉調節顯示元件之製造方法，其中形成該些第一開口與第二開口的方法包含微影蝕刻法。

39. 如申請專利範圍第 32 項所述之反射式干涉調節顯示元件之製造方法，其中該感光材料包含光阻或感光聚合物。

40. 如申請專利範圍第 32 項所述之反射式干涉調節顯示元件之製造方法，其中圖案化該感光材料的方法包含曝光顯影法。

41. 如申請專利範圍第 32 項所述之反射式干涉調節顯示元件之製造方法，其中該第二導電層的材料包含金屬。

42. 如申請專利範圍第 32 項所述之反射式干涉調節顯示元件之製造方法，其中移除該犧牲層的方法包含遠端電漿蝕刻法。

43. 如申請專利範圍第 42 項所述之反射式干涉調節顯

示元件之製造方法，其中該遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物為含有氟基或是氯基的蝕刻劑。

44. 如申請專利範圍第 42 項所述之反射式干涉調節顯示元件之製造方法，其中該遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物係選自於由二氟化氫、四氟化碳、三氯化硼、三氯化氮、六氟化硫或其任意組合所組成之族群。

43. 一種反射式干涉調節顯示元件之製造方法，該製造方法至少包含：

形成一第一電極層於一透明基板之上，其中該第一電極層之最上層為一絕緣層；

形成一斥水層於該第一電極層之上；

形成一犧牲層於該斥水層之上；

形成至少直條狀之二第一開口於該犧牲層、該斥水層、該第一電極層之中，以定義出至少一第一電極，該第一電極由定義後之該第一電極層與該斥水層所堆疊而成；

塗佈一感光材料於該透明基板上，使該感光材料填滿該些第一開口並覆蓋該犧牲層；

圖案化該感光材料，以使該感光材料於該些第一開口中形成支撐物；

形成一第二電極層於該犧牲層與該支撐物上；

形成至少直條狀之二第二開口於該第二電極層之中，以定義出至少一第二電極，且該些第二開口的延伸方

向與該些第一開口的延伸方向為互相垂直；以及

移除該犧牲層，其中該斥水層保護該絕緣層於移除該犧牲層時不受損傷。

46. 如申請專利範圍第 45 項所述之反射式干涉調節顯示元件之製造方法，其中該絕緣層包含氧化矽或氮化矽。

47. 如申請專利範圍第 45 項所述之反射式干涉調節顯示元件之製造方法，其中該斥水層的材質包含斥水性樹脂。

48. 如申請專利範圍第 45 項所述之反射式干涉調節顯示元件之製造方法，其中該犧牲層之材質包含多晶矽或非晶矽。

49. 如申請專利範圍第 45 項所述之反射式干涉調節顯示元件之製造方法，其中形成該些第一開口與第二開口的方法包含微影蝕刻法。

50. 如申請專利範圍第 45 項所述之反射式干涉調節顯示元件之製造方法，其中該感光材料包含光阻或感光聚合物。

51. 如申請專利範圍第 45 項所述之反射式干涉調節顯示元件之製造方法，其中圖案化該感光材料的方法包含曝光顯影法。

52. 如申請專利範圍第 45 項所述之反射式干涉調節顯示元件之製造方法，其中移除該犧牲層的方法包含遠端電漿蝕刻法。

53. 如申請專利範圍第 50 項所述之反射式干涉調節顯示元件之製造方法，其中該遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物為含有氟基或是氯基的蝕刻劑。

54. 如申請專利範圍第 50 項所述之反射式干涉調節顯示元件之製造方法，其中該遠端電漿蝕刻法中所使用之蝕刻電漿的前驅物係選自於由二氟化氫、四氟化碳、三氯化硼、三氟化氮、六氟化硫或其任意組合所組成之族群。

55. 一種干涉調節顯示元件，該顯示元件至少包含：

- 一第一電極；
- 一第二電極，與該第一電極平行排列；
- 二支撐物，位於該第一電極與該第二電極之間以形成一腔室；以及
- 一斥水層，覆蓋在該第一電極面向該腔室之表面上使該第一電極的表面不會吸附水分子。

56. 如申請專利範圍第 55 項所述之干涉調節顯示元件，其中該斥水層包含一層斥水性之有機化合物或斥水性樹脂。

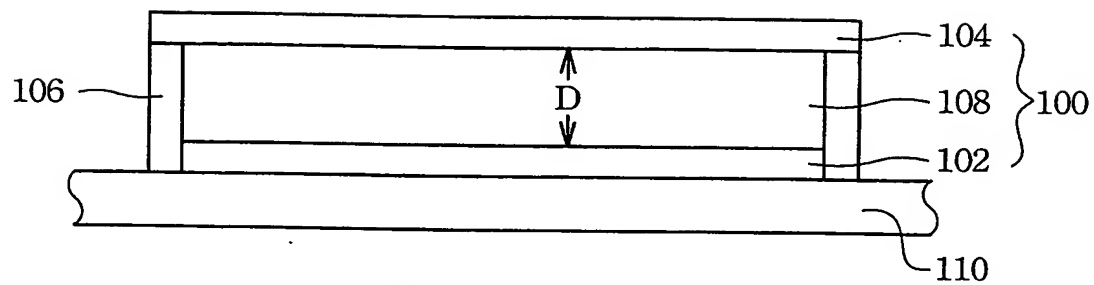
57. 如申請專利範圍第 56 項所述之干涉調節顯示元件，其中該有機化合物具有可和氧原子或氮原子形成氫鍵之氫原子。

58. 如申請專利範圍第 56 項所述之干涉調節顯示元件，其中該有機化合物包含矽烷類化合物或矽烷醇類化合物。

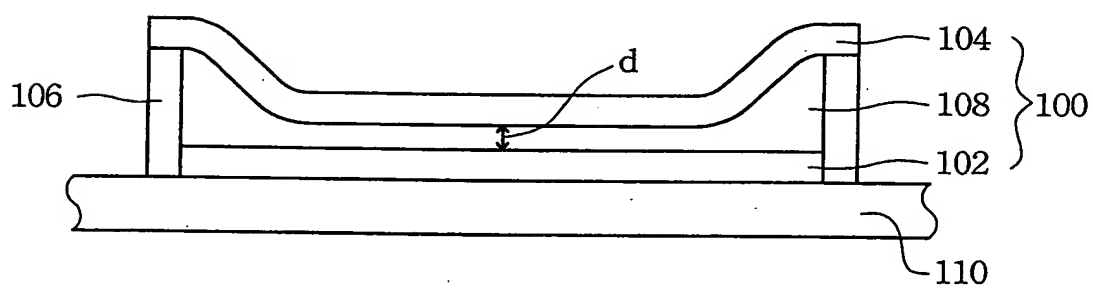
59. 如申請專利範圍第 58 項所述之干涉調節顯示元件，其中該矽烷類化合物包含六甲基雙矽烷。

60. 如申請專利範圍第 58 項所述之干涉調節顯示元件，其中該矽烷醇類化合物包含三甲基甲矽烷醇。

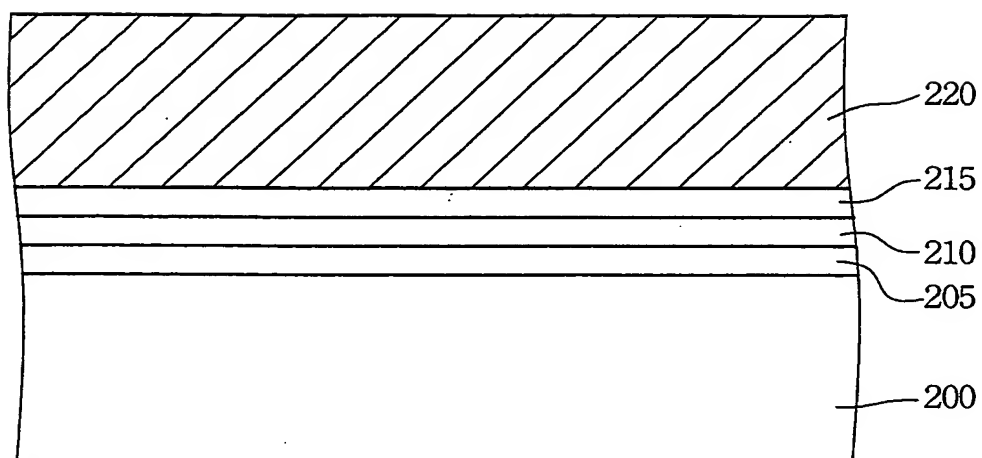
61. 如申請專利範圍第 55 項所述之干涉調節顯示元件，其中該第二電極包含一可動電極。



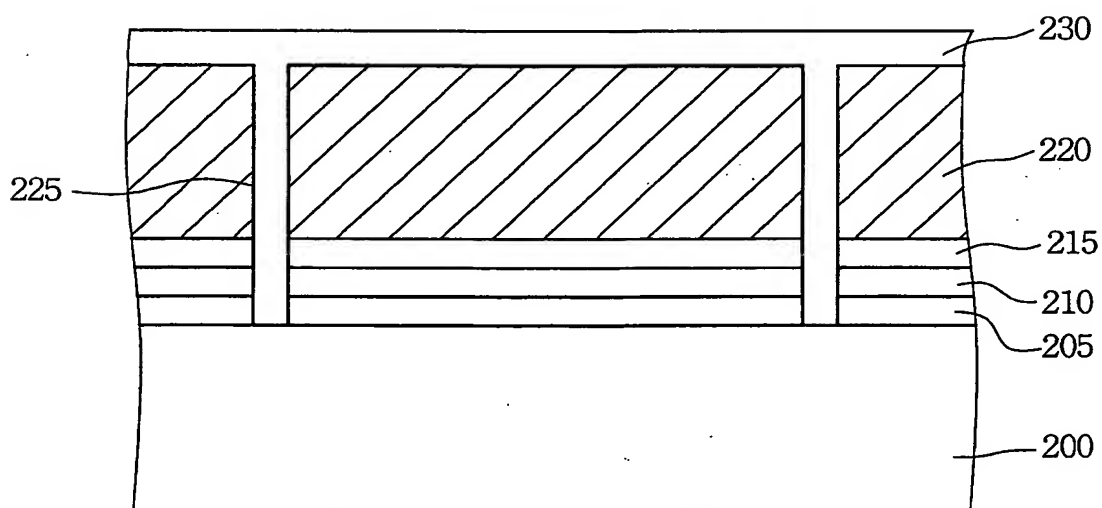
第 1A 圖



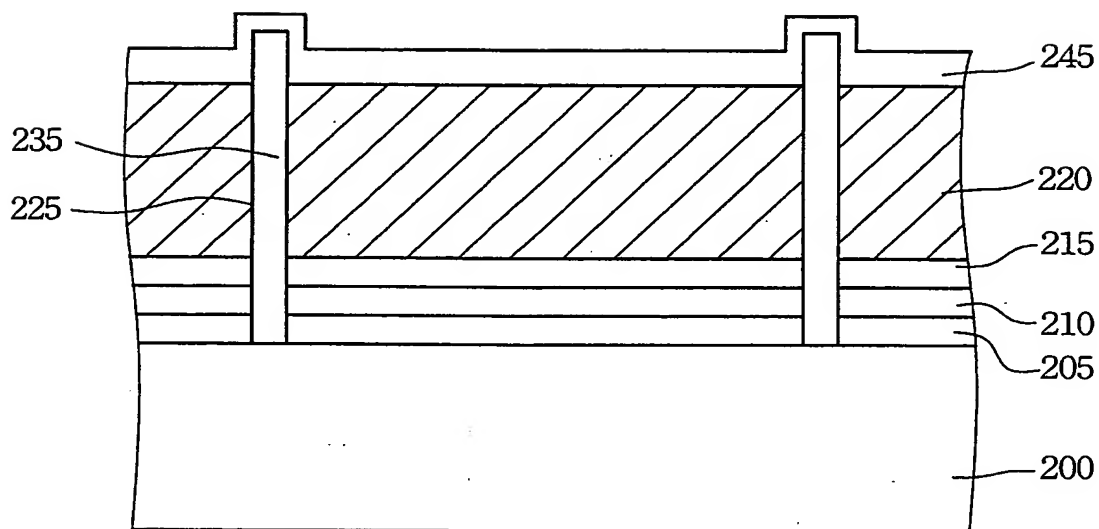
第 1B 圖



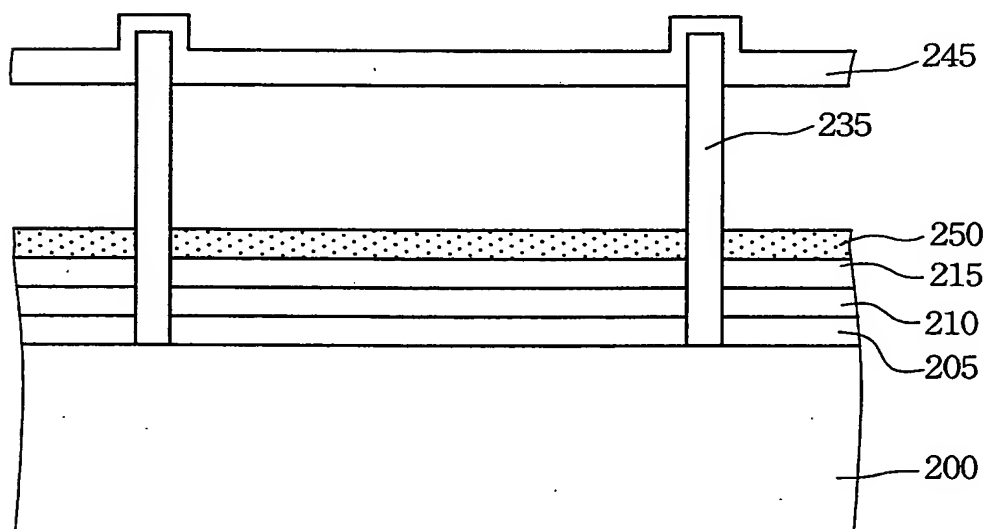
第 2A 圖



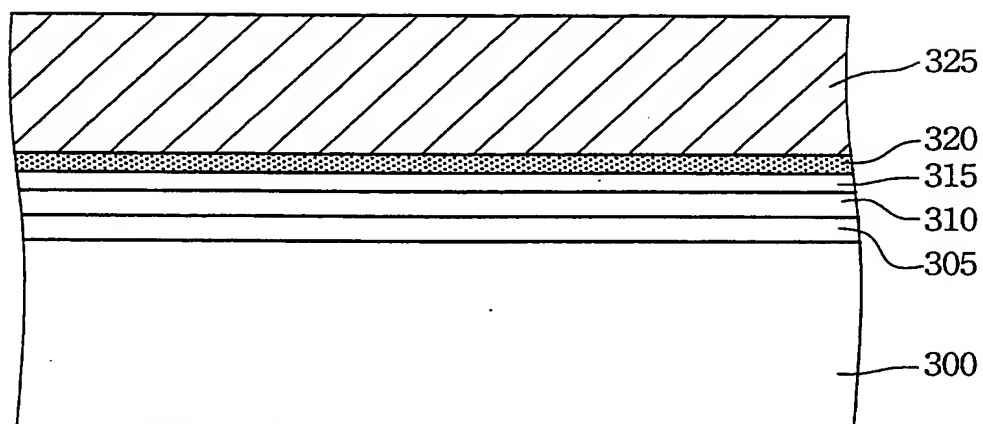
第 2B 圖



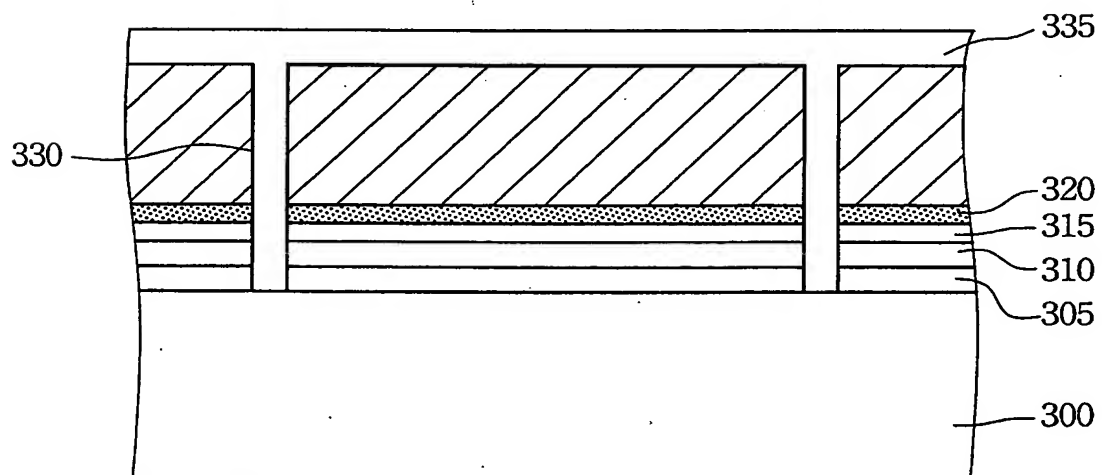
第 2C 圖



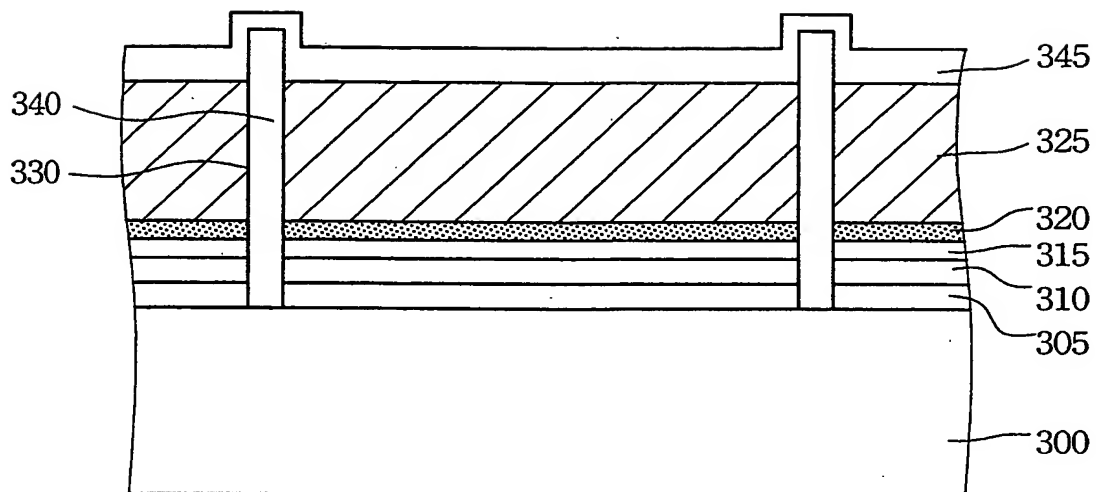
第 2D 圖



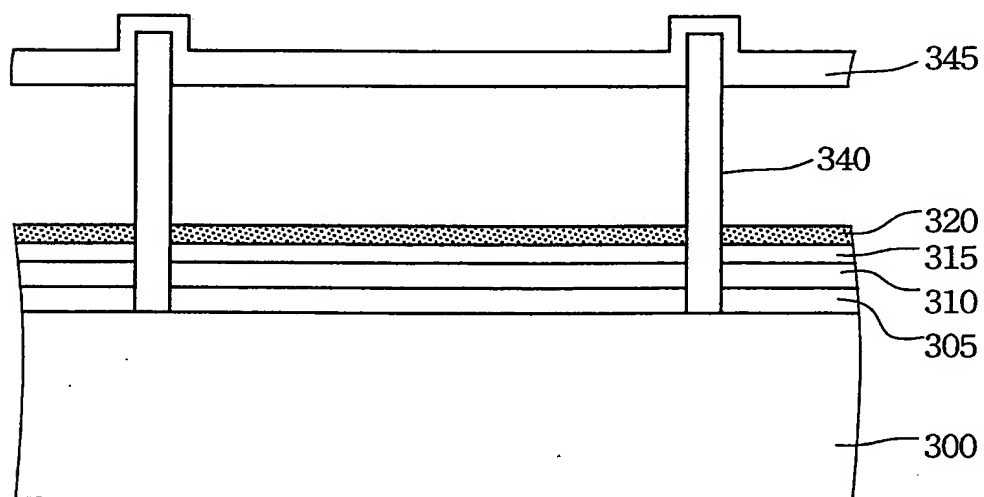
第 3A 圖



第 3B 圖



第 3C 圖



第 3D 圖